

42. Jahrgang, Nr. 23/2021

13. Dezember 2021

Seite 1 von 22

■ Studien- und Prüfungsordnung
für den Bachelorstudiengang
Technische Informatik – Embedded Systems
(Computer Engineering)
des Fachbereichs VI
der Berliner Hochschule für Technik

Vom 12.10.2021

**Studien- und Prüfungsordnung
für den Bachelorstudiengang
Technische Informatik – Embedded Systems
(Computer Engineering)
des Fachbereichs VI
der Berliner Hochschule für Technik
Vom 12.10.2021**

Aufgrund von § 23 Abs. 1 Nr. 2 Grundordnung der Berliner für Technik vom 26.03.2007 (Amtliche Mitteilung 20/2011, BeuthHS-GrO) in Verbindung mit §§ 7 a, 71 des Berliner Hochschulgesetzes (BerIHG) in der Fassung der Neubekanntmachung vom 26.07.2011 (GVBl. S. 378), zuletzt geändert durch Gesetz vom 14.09.2021 (GVBl. S. 1039), hat der Fachbereichsrat des Fachbereichs VI der Berliner Hochschule für Technik am 12.10.2021 die nachfolgende „Studien- und Prüfungsordnung für den Bachelorstudiengang Technische Informatik (Computer Engineering)“ beschlossen, der Akademische Senat hat gem. § 13 Abs. 1 Nr. 5 BeuthHS-GrO in Verbindung mit §§ 7 a, 61 BerIHG am 25.11.2021 zustimmend Stellung genommen. Die Hochschulleitung hat am 09.12.2021 nach § 90 Abs. 1 BerIHG diese Ordnung bestätigt.

Inhalt

§ 1 Geltungsbereich	3
§ 2 Geltung von Rahmenordnungen und Frauenförderplan	3
§ 3 Studienziel	3
§ 4 Zugangsvoraussetzungen.....	3
§ 5 Struktur und Inhalte des Studiums.....	4
Teil B: Prüfungsordnung	5
§ 6 Abschlussarbeit.....	5
§ 7 Prüfungssprache	5
§ 8 Akademischer Grad.....	5
§ 9 Inkrafttreten.....	5
§ 10 Übergangsregelung.....	5
Anlage Studienplan.....	7
Anlage Englische Modultitel	17
Anlage Äquivalenzliste	19
Anlage Studiengangsbezogene Zugangsregelungen	22
§ 11 Voraussetzung für die Immatrikulation gemäß § 11 BerIHG	22

Teil A: Studienordnung

§ 1 Geltungsbereich

- (1) Diese Ordnung gilt für alle Studierenden im Bachelorstudiengang Technische Informatik, welche zum Zeitpunkt des Inkrafttretens dieser Ordnung noch nicht zur Abschlussprüfung angemeldet sind.
- (2) Der Fachbereich organisiert das Lehrangebot so, dass alle Studierenden, die in die neue Studien- und Prüfungsordnung übergeleitet werden, ihr Studium in der Regelstudienzeit abschließen können.
- (3) Die Äquivalenzliste (Anlage Äquivalenzliste) ist Bestandteil dieser Ordnung.

§ 2 Geltung von Rahmenordnungen und Frauenförderplan

- (1) Die Bestimmungen der Rahmenstudien- und -prüfungsordnung der Berliner Hochschule für Technik sind in der jeweils gültigen Fassung Bestandteil dieser Ordnung.
- (2) Der geltende Frauenförderplan des Fachbereichs VI ist zu beachten.

§ 3 Studienziel

- (1) Das Bachelor-Studium Technische Informatik qualifiziert Absolventinnen und Absolventen, heterogene Systeme von Computern, ergänzt durch anwendungsspezifische Hardware und Software, zur Lösung technischer Problemstellungen professionell einzusetzen. Dazu wird Grundlagenwissen aus den Bereichen der Naturwissenschaften (Mathematik und Physik), der Elektronik und der Informatik vermittelt. Es wird ergänzt und vertieft durch Lehrgebiete, die den Entwurf und die Anwendung digitaler, prozessorgestützter Hardware, die Entwicklung von Software zur sicheren und zeitgerechten Koordinierung von Teilprozessen und Methoden zur Automatisierung technischer Prozesse zum Gegenstand haben. Die Absolventinnen und Absolventen sollen dadurch befähigt werden, technisch anspruchsvolle Computerlösungen in Industrie, Wissenschaft und im Dienstleistungsbereich zu entwerfen, zu entwickeln und zu fertigen. Darüber hinaus werden durch das Angebot von betriebswissenschaftlichen und gesellschaftswissenschaftlichen Modulen die Absolventinnen und Absolventen auf die Übernahme von verantwortungsvollen Leitungsaufgaben vorbereitet. Die Positionierung der Technischen Informatik an der Schnittstelle zwischen allgemeiner Informatik und der Elektronik ermöglicht Absolventinnen und Absolventen eine große Bandbreite an Ingenieur Tätigkeiten.

§ 4 Zugangsvoraussetzungen

- (1) Es gelten die Zugangsvoraussetzungen gemäß jeweils gültiger Ordnung über die Zugangsregelungen und Immatrikulation an der Berliner Hochschule für Technik (OZI).
- (2) Die Anlage „Studiengangsbezogene Zugangsregelungen“ ist Bestandteil dieser Ordnung.

§ 5 Struktur und Inhalte des Studiums

- (1) Das Bachelorstudium umfasst eine Regelstudienzeit von 7 Semestern. Der Studiengang umfasst 210 Leistungspunkte.
- (2) Die Aufnahme von Studierenden erfolgt semesterweise. Die Aufnahme zum 1. Studienplansemester erfolgt sowohl zum Sommersemester als auch zum Wintersemester. Jedes Modul wird semesterweise gemäß Studienplan angeboten. Dies gilt nicht für die Wahlpflichtmodule.
- (3) Das Studium ist gemäß Studienplan strukturiert. Die Anlage Studienplan ist Bestandteil dieser Ordnung.
- (4) Voraussetzung für die Zulassung zur Praxisphase ist eine Mindeststudienleistung von 105 Leistungspunkten. Diese sind gegenüber der/dem Praktikumsbeauftragten nachzuweisen
- (5) Die Anlage „Englische Modultitel“ ist Bestandteil dieser Ordnung.
- (6) Der Fachbereichsrat des Fachbereichs VI legt die fachliche und organisatorische Ausgestaltung der Module und die dazu gehörigen Prüfungsmodalitäten in den Modulbeschreibungen fest. Die Modulbeschreibungen gehören zu dieser Ordnung und werden auf der Internetseite der Berliner Hochschule für Technik veröffentlicht.

Teil B: Prüfungsordnung

§ 6 Abschlussarbeit

Der Bearbeitungszeitraum der Abschlussarbeit beträgt 4 Monate, sofern vom Prüfungsausschuss keine andere Entscheidung getroffen wird.

§ 7 Prüfungssprache

- (1) Prüfungen können in englischer Sprache durchgeführt werden, wenn das Modul überwiegend oder vollständig in englischer Sprache durchgeführt wurde (siehe Modulbeschreibung).
- (2) Die schriftlichen Ausarbeitungen und Präsentationen oder die Bachelor-Arbeit können in englischer Sprache erfolgen, wenn Prüflinge und Prüfer*innen dies vereinbaren.

§ 8 Akademischer Grad

- (1) Mit dem erfolgreichen Abschluss des Studiums wird der berufsqualifizierende akademische Grad

Bachelor of Engineering / B.Eng.

verliehen.

§ 9 Inkrafttreten

Diese Ordnung tritt nach der Veröffentlichung in den Amtlichen Mitteilungen der Berliner Hochschule für Technik zum Wintersemester 2022/23 in Kraft.

§ 10 Übergangsregelung

Zur Überleitung von Studierenden ohne Studienzeitverlust gemäß § 1 gelten folgende Regeln:

- (1) Das Pflichtmodul „B12 Systemprogrammierung“ wird im Wintersemester 2022/23 für das dritte Studienplansemester zusätzlich angeboten.
- (2) Das Pflichtmodul „B18 Echtzeitsysteme“ wird im Wintersemester 2022/23 für das vierte Studienplansemester zusätzlich angeboten.
- (3) Das Pflichtmodul „B19 Systemtheorie“ wird im Wintersemester 2022/23 für das vierte Studienplansemester zusätzlich angeboten.
- (4) Das Pflichtmodul „B23 Programmierbare Logik“ wird im Wintersemester 2022/23 als auch im Sommersemester 2023 für das sechste Studienplansemester zusätzlich angeboten.
- (5) Das Pflichtmodul „B25 Regelungstechnik“ wird im Wintersemester 2022/23 als auch im Sommersemester 2023 für das sechste Studienplansemester zusätzlich angeboten.
- (6) Das Pflichtmodul „B31 Aktorik und Sensorik“ wird im Wintersemester 2022/23 für das sechste Studienplansemester zusätzlich angeboten.

- (7) Das Pflichtmodul „B22 Maschinenorientierte Programmierung“ wird erstmalig Sommersemester 2023 für das vierte Studienplansemester angeboten.
- (8) Das Pflichtmodul „B28 Mikroprozessortechnik“ wird erstmalig zum Sommersemester 2023 für das fünfte Studienplansemester angeboten.
- (9) Das Pflichtmodul „B33 Grundlagen wissenschaftlichen Arbeitens“ wird erstmalig zum Wintersemester 2024/25 für das sechste Studienplansemester angeboten.
- (10) Das Pflichtmodul „B34 Wissenschaftlich begleitete Praxisphase“ wird für das vierte Studienplansemester im WiSe 22/23 einmalig auf das sechste Studienplansemester verschoben.

Berlin, den 12.10.2021
Berliner Hochschule für Technik

Anlage Studienplan

Technische Informatik			LV-Typ		Unit		Modul			Durchführende Lehrinheit (FB / Cluster)
Modul- Nr.	Modulname	Studien- plan- semester	SU SWS	Ü SWS	Beur- teilung D/U/I	Gewicht	LP	Gewicht	P/WP	
B01	Mathematik I	1					5	5	P	FB II M
B01.1	Mathematik I		4		I	100%				
B01.2	Mathematik I Übg.			1	I	0%				
B02	Grundlagen der Informatik	1					5	5	P	Eigener Studiengang
B02.1	Grundlagen der Informatik		2		I	100%				
B02.2	Grundlagen der Informatik Übg.			2	I	0%				
B03	Digitale Systeme I	1					5	5	P	Eigener Studiengang
B03.1	Digitale Systeme I		2		D	100%				
B03.2	Digitale Systeme I Übg.			2	U	0%				
B04	Elektrische Systeme I	1					5	5	P	FB VII E
B04.1	Elektrische Systeme I		2		D	100%				
B04.2	Elektrische Systeme I Übg.			2	U	0%				
B05	Physik	1					5	5	P	FB II P
B05.1	Physik		2		D	100%				
B05.2	Physik Übg.			1	U	0%				
B06	Studium Generale I	1	2		D	100%	2,5	2,5	WP	FB I
B07	Studium Generale II	1		2	D	100%	2,5	2,5	WP	FB I
B08	Mathematik II	2					5	5	P	FB II M
B08.1	Mathematik II		4		I	100%				

Technische Informatik			LV-Typ		Unit		Modul			Durchführende Lehrinheit (FB / Cluster)
Modul- Nr.	Modulname	Studien- plan- semester	SU SWS	Ü SWS	Beur- teilung D/U/I	Gewicht	LP	Gewicht	P/WP	
B08.2	Mathematik II Übg.			1	I	0%				
B09	Algorithmen und Datenstrukturen	2					5	5	P	Eigener Studiengang
B09.1	Algorithmen und Datenstrukturen		2		I	100%				
B09.2	Algorithmen und Datenstr. Übg.			2	I	0%				
B10	Digitale Systeme II	2					5	5	P	Eigener Studiengang
B10.1	Digitale Systeme II		2		D	100%				
B10.2	Digitale Systeme II Übg.			2	U	0%				
B11	Elektrische Systeme II	2					5	5	P	FB VII E
B11.1	Elektrische Systeme II		2		D	100%				
B11.2	Elektrische Systeme II Übg.			2	U	0%				
B12	Systemprogrammierung	2					5	5	P	Eigener Studiengang
B12.1	Systemprogrammierung		2		D	100%				
B12.2	Systemprogrammierung Übg.			2	U	0%				
B13	Grundlagen der Signalverarbeitung	2					5	5	P	Eigener Studiengang
B13.1	Grundlagen der Signalverarbeitung		2		I	100%				
B13.2	Grundlagen der Signalverarbeitung Übg.			2	I	0%				
B14	Mathematik III	3					5	5	P	FB II M
B14.1	Mathematik III		4		I	100%				
B14.2	Mathematik III Übg.			1	I	0%				
B15	Objektorientierte Programmierung	3					5	5	P	Eigener Studiengang

Technische Informatik			LV-Typ		Unit		Modul			Durchführende Lehrinheit (FB / Cluster)
Modul- Nr.	Modulname	Studien- plan- semester	SU SWS	Ü SWS	Beur- teilung D/U/I	Gewicht	LP	Gewicht	P/WP	
B15.1	Objektorientierte Programmierung		2		I	100%				
B15.2	Objektorientierte Programmierung Übg.			2	I	0%				
B16	Rechnerarchitektur und -organisation	3	4		D	100%	5	5	P	Eigener Studiengang
B17	Diskrete Schaltungstechnik	3					5	5	P	FB VII E
B17.1	Diskrete Schaltungstechnik		2		D	100%				
B17.2	Diskrete Schaltungstechnik Übg.			2	U	0%				
B18	Echtzeitsysteme	3					5	5	P	Eigener Studiengang
B18.1	Echtzeitsysteme		2		D	100%				
B18.2	Echtzeitsysteme Übg.			2	U	0%				
B19	Systemtheorie	3					5	5	P	Eigener Studiengang
B19.1	Systemtheorie		2		D	100%				
B19.2	Systemtheorie Übg.			2	U	0%				
B20	Datenbanksysteme	4					5	5	P	Eigener Studiengang
B20.1	Datenbanksysteme		2		D	100%				
B20.2	Datenbanksysteme Übg.			2	U	0%				
B21	Software Engineering I	4					5	5	P	Eigener Studiengang
B21.1	Software Engineering I		2		D	50%				
B21.2	Software Engineering I Übg.			2	D	50%				

Technische Informatik			LV-Typ		Unit		Modul			Durchführende Lehrinheit (FB / Cluster)
Modul- Nr.	Modulname	Studien- plan- semester	SU SWS	Ü SWS	Beur- teilung D/U/I	Gewicht	LP	Gewicht	P/WP	
B22	Maschinenorientierte Programmierung	4					5	5	P	Eigener Studiengang
B22.1	Maschinenorientierte Programmierung		2		D	100%				
B22.2	Maschinenorientierte Programmierung Übg.			2	U	0%				
B23	Programmierbare Logik	4					5	5	P	Eigener Studiengang
B23.1	Programmierbare Logik		2		I	100%				
B23.2	Programmierbare Logik Übg.			2	I	0%				
B24	Verteilte Systeme	4					5	5	P	Eigener Studiengang
B24.1	Verteilte Systeme		2		D	100%				
B24.2	Verteilte Systeme Übg.			2	U	0%				
B25	Regelungstechnik	4					5	5	P	Eigener Studiengang
B25.1	Regelungstechnik		2		D	100%				
B25.2	Regelungstechnik Übg.			2	U	0%				
B26	Sicherheit digitaler Systeme	5					5	5	P	Eigener Studiengang
B26.1	Sicherheit digitaler Systeme		2		D	100%				
B26.2	Sicherheit digitaler Systeme Übg.			2	U	0%				
B27	Software Engineering II	5					5	5	P	Eigener Studiengang
B27.1	Software Engineering II		2		D	100%				
B27.2	Software Engineering II Übg.			2	U	0%				
B28	Mikroprozessortechnik	5					5	5	P	Eigener Studiengang

Technische Informatik			LV-Typ		Unit		Modul			Durchführende Lehreinheit (FB / Cluster)
Modul- Nr.	Modulname	Studien- plan- semester	SU SWS	Ü SWS	Beur- teilung D/U/I	Gewicht	LP	Gewicht	P/WP	
B28.1	Mikroprozessortechnik		2		D	100%				
B28.2	Mikroprozessortechnik Übg.			2	U	0%				
B29	Projektmanagement	5					5	5	P	FB I
B29.1	Projektmanagement		2		D	100%				
B29.2	Projektmanagement Übg.			1	U	0%				
B30	Maschinelles Lernen	5					5	5	P	Eigener Studiengang
B30.1	Maschinelles Lernen		2		D	100%				
B30.2	Maschinelles Lernen Übg.			2	U	0%				
B31	Aktorik und Sensorik	5					5	5	P	Eigener Studiengang
B31.1	Aktorik und Sensorik		2		D	100%				
B31.2	Aktorik und Sensorik Übg.			2	U	0%				
B32	Wahlpflichtmodul I	6	2	2			5	5	WP	Eigener Studiengang
B33	Grundlagen wissenschaftlichen Ar- beitens	6	2		D	100%	5	5	P	FB I
B34*	Wissenschaftlich begleitete Praxis- phase	6			U		20	0	P	Eigener Studiengang
B35	Wahlpflichtmodul II	7	2	2			5	5	WP	Eigener Studiengang
B36	Robotik	7					5	5	P	Eigener Studiengang
B36.1	Robotik		2		D	100%				
B36.2	Robotik Übg.			2	U	0%				
B37	Entwurf digitaler Systeme	7					5	5	P	Eigener Studiengang

Technische Informatik			LV-Typ		Unit		Modul			Durchführende Lehreinheit (FB / Cluster)
Modul- Nr.	Modulname	Studien- plan- semester	SU SWS	Ü SWS	Beur- teilung D/U/I	Gewicht	LP	Gewicht	P/WP	
B37.1	Entwurf digitaler Systeme		2		I	100%				
B37.2	Entwurf digitaler Systeme Übg.			2	I	0%				
B38	Abschlussprüfung	7			D		15	15	P	Eigener Studiengang
B38.1	Bachelorarbeit	7			D		12	12		
B38.2	Mündliche Abschlussprüfung	7			D		3	3		
Summe							210			

* Hinweis: Für den Beginn der Praxisphase, Modul B34, müssen Studienleistungen im Umfang von mindestens 105 LP erbracht sein

Wahlpflichtmodule (WP)			LV-Typ		Unit		Modul			Durchführende Lehrein- heit (FB / Cluster)
Modul-Nr.	Modulname	Studien- plan- semester	SU SWS	Ü SWS	Beur- teil- ung D/U/I	Gewicht	LP	Gewicht	P/WP	
WP01	Mobile Anwendungen	6/7					5	5	WP	Eigener Studiengang
WP01.1	Mobile Anwendungen		2		D	100%				
WP01.2	Mobile Anwendungen Übg.			2	U	0%				
WP02	Adaptive Filter	6/7					5	5	WP	Eigener Studiengang
WP02.1	Adaptive Filter		2		D	100%				
WP02.2	Adaptive Filter Übg.			2	U	0%				
WP03	Pervasive Systems Engineering	6/7					5	5	WP	Eigener Studiengang
WP03.1	Pervasive Systems Engineering		2		I	100%				
WP03.2	Pervasive Systems Engineering Übg.			2	I	0%				
WP04	Kanal- und Quellencodierung	6/7					5	5	WP	Eigener Studiengang
WP04.1	Kanal- und Quellencodierung		2		D	100%				
WP04.2	Kanal- und Quellencodierung Übg.			2	U	0%				
WP05	Ausgewählte Kapitel der Technischen In- formatik	6/7					5	5	WP	Eigener Studiengang
WP05.1	Ausgewählte Kapitel der Technischen In- formatik		2		D	100%				
WP05.2	Ausgewählte Kapitel der Technischen In- formatik Übg.			2	U	0%				

Nicht mehr angebotene Wahlpflichtmodule (WP)			LV-Typ		Unit		Modul			Durchführende Lehrein- heit (FB / Cluster)
Modul-Nr.	Modulname	Studien- plan- semester	SU SWS	Ü SWS	Beur- teil- ung D / U / I	Gewicht	LP	Gewicht	P / WP	
WP06	Mixed-Signal-Design	6/7					5	5	WP	Eigener Studiengang
WP06.1	Mixed-Signal Design		2		D	100%				

Nicht mehr angebotene Wahlpflichtmodule (WP)			LV-Typ		Unit		Modul			Durchführende Lehreinheit (FB / Cluster)
Modul-Nr.	Modulname	Studienplansemester	SU SWS	Ü SWS	Beurteilung D / U / I	Gewicht	LP	Gewicht	P / WP	
WP06.2	Mixed-Signal Design Übg.			2	U	0%				
WP07	Compilerbau	6/7					5	5	WP	Eigener Studiengang
WP07.1	Compilerbau		2		D	100%				
WP07.2	Compilerbau Übg.			2	U	0%				
WP08	Embedded Web	6/7					5	5	WP	Eigener Studiengang
WP08.1	Embedded Web		2		I	100%				
WP08.2	Embedded Web Übg.			2	I	0%				
WP09	Ausgewählte Kapitel der Technischen Informatik II	6/7					5	5	WP	Eigener Studiengang
WP09.1	Ausgewählte Kapitel der Technischen Informatik II		2		D	100%				
WP09.2	Ausgewählte Kapitel der Technischen Informatik II Übg.			2	U	0%				
WP10	Advanced Python	6/7					5	5	WP	Eigener Studiengang
WP10.1	Advanced Python		2		D	100%				
WP10.2	Advanced Python Übg.			2	U	0%				
WP11	Sprachsynthese und -erkennung	6/7					5	5	WP	Eigener Studiengang
WP11.1	Sprachsynthese und -erkennung		2		D	100%				
WP11.2	Sprachsynthese und -erkennung Übg.			2	U	0%				
WP12	Vertiefung objektorientierter Programmierung in C++	6/7					5	5	WP	Eigener Studiengang
WP12.1	Vertiefung objektorientierter Programmierung in C++		2		D	100%				
WP12.2	Vertiefung objektorientierter Programmierung in C++			2	U	0%				

Nicht mehr angebotene Wahlpflichtmodule (WP)			LV-Typ		Unit		Modul			Durchführende Lehrein- heit (FB / Cluster)
Modul-Nr.	Modulname	Studien- plan- semester	SU SWS	Ü SWS	Beur- teil- lung D / U / I	Gewicht	LP	Gewicht	P / WP	
WP13	Systemsteuerung mit der Arduino Platt- form	6/7					5	5	WP	Eigener Studiengang
WP13.1	Systemsteuerung mit der Arduino Platt- form		2		D	100%				
WP13.2	Systemsteuerung mit der Arduino Platt- form			2	U	0%				
WP14	Entwicklung mobiler Applikationen für iOS	6/7					5	5	WP	Eigener Studiengang
WP14.1	Entwicklung mobiler Applikationen für iOS		2		D	100%				
WP14.2	Entwicklung mobiler Applikationen für iOS Übg.			2	U	0%				

Hinweise zum Wahlpflichtbereich:	<p><i>Die Wahlpflichtmodule WP01 und WP02 werden immer im Sommersemester angeboten. Die Wahlpflichtmodule WP03 und WP04 werden immer im Wintersemester angeboten. Das Wahlpflichtmodul WP05 dient lediglich als Platzhalter für äquivalente Studienleistungen für nicht mehr vorgesehenen Module gemäß der alten Studienordnung AM Nr. 04/2018 Bachelorstudiengang Technische Informatik oder für äquivalente Studienleistungen aus anderen Studiengängen.</i></p> <p>Über das tatsächliche Angebot an Wahlpflichtmodulen im 6./7. Semester entscheidet der Fachbereichsrat jeweils vor Beginn des Semesters. Es besteht die Möglichkeit, für diese Module nach Absprache ein technisches oder mathematisches Modul aus einem anderen Studiengang zu wählen. Module, deren Inhalte ganz oder zu großen Teilen deckungsgleich mit Pflichtmodulen des eigenen Studienplanes sind, werden nicht anerkannt. Auf Beschluss des Fachbereichsrates des Fachbereichs VI können weitere Module als Wahlpflichtmodule vorgesehen werden. Über das Angebot an weiteren Wahlpflichtmodulen entscheidet der Fachbereichsrat jeweils vor Beginn des Semesters.</p>
---	--

Legende:

LV-Typ	Lehrveranstaltungs-Typ
SU:	Seminaristischer Unterricht
Ü:	Übung
SWS	Anzahl der Semesterwochenstunden
D:	differenzierte Beurteilung (Note 1,0 - ...- 5,0)
U:	undifferenzierte Beurteilung (mit Erfolg m.E., ohne Erfolg o.E.)
I	integriertes Modul mit gemeinsamer, differenzierter Beurteilung beider Units (Note 1,0 - ...- 5,0)
Unit/Modul:	max. zwei Units je Modul
Unit Gewicht:	Gewicht (in %), mit dem die Unit in die Modulnote eingeht. In Modulen können Units mit folgender Gewichtung vorgesehen werden. Unit 1/Unit 2: a) 100/0%, b) 50/50%, c) 0/100%
	Bei integrierten Modulen erfolgt keine Gewichtung der Units im Rahmen der Studienordnung. Die Angabe 100/0% oder 0/100% zeigt in diesem Fall die formale Zuordnung der Modulnote bei der Notenerfassung an.
Modul LP	Leistungspunkte (1 LP = 30 Stunden Workload)
Modul Gewicht:	Gewicht (in LP), mit dem das Modul im Gesamtprädikat eingeht
P/WP:	Pflichtmodul/Wahlpflichtmodul
Cluster:	Fachbereich bzw. Studienbereich aus dem das Lehrangebot bereitgestellt wird

Anlage Englische Modultitel

Modul-Nr.	Modulname	engl. Modulname
B01	Mathematik I	Mathematics 1
B02	Grundlagen der Informatik	Fundamentals of Information Technology
B03	Digitale Systeme I	Digital Systems 1
B04	Elektrische Systeme I	Electrical Systems 1
B05	Physik	Physics
B06	Studium Generale I	General Studies 1
B07	Studium Generale II	General Studies 2
B08	Mathematik II	Mathematics 2
B09	Algorithmen und Datenstrukturen	Computing Algorithms and Data Structures
B10	Digitale Systeme II	Digital Systems 2
B11	Elektrische Systeme II	Electrical Systems 2
B12	Systemprogrammierung	Systems Programming
B13	Grundlagen der Signalverarbeitung	Fundamentals of Signal Processing
B14	Mathematik III	Mathematics 3
B15	Objektorientierte Programmierung	Object-oriented Programming
B16	Rechnerarchitektur und -organisation	Computer Architecture and Organisation
B17	Diskrete Schaltungstechnik	Discrete Circuits Design
B18	Echtzeitsysteme	Real Time Operating Systems
B19	Systemtheorie	Systems Theory
B20	Datenbanksysteme	Database Systems
B21	Software Engineering I	Software Engineering 1

Modul-Nr.	Modulname	engl. Modulname
B22	Maschinenorientierte Programmierung	Assembler Programming
B23	Programmierbare Logik	Programmable Logic
B24	Verteilte Systeme	Distributed Systems
B25	Regelungstechnik	Control Systems Design
B26	Sicherheit digitaler Systeme	Security of Digital Systems
B27	Software Engineering II	Software Engineering 2
B28	Mikroprozessortechnik	Micro Processor Applications
B29	Projektmanagement	Project Management
B30	Maschinelles Lernen	Machine Learning
B31	Aktorik und Sensorik	Actuators and Sensors
B32	Wahlpflichtmodul I	Required-Elective Module 1
B33	Grundlagen wissenschaftlichen Arbeitens	Principles of Scientific Work
B34	Wissenschaftlich begleitete Praxisphase	Scientifically Accompanied Internship
B35	Wahlpflichtmodul II	Required-Elective Module 2
B36	Robotik	Robotics
B37	Entwurf digitaler Systeme	Design of Digital Systems
B38	Abschlussprüfung	Final Examination Module
B38.1	Bachelor-Arbeit	Bachelor's Thesis
B38.2	Mündliche Abschlussprüfung	Oral Final Examination
WP01	Mobile Anwendungen	Mobile Applications
WP02	Adaptive Filter	Adaptive Filters
WP03	Pervasive Systems Engineering	Pervasive Systems Engineering
WP04	Kanal- und Quellencodierung	Channel and Source Coding
WP05	Ausgewählte Kapitel der Technischen Informatik	Selected Topics in Computer Engineering

Anlage Äquivalenzliste

Alte Studienordnung AM Nr. 04/2018 Bachelorstudiengang Technische Informatik							Neue Studienordnung AM Nr. 23/2021 Bachelorstudiengang Technische Informatik						
Modul-Nr.	Modulname	Sem.	SU SWS	Ü SWS	LP	P/WP	Modul-Nr.	Modulname	Sem.	SU SWS	Ü SWS	LP	P/WP
B01	Mathematik I	1	4	1	5	P	B01	Mathematik I	1	4	1	5	P
B02	Informatik I	1	2	2	5	P	B02	Grundlagen der Informatik	1	2	2	5	P
B03	Grundlagen Digitaler Systeme	1	2	2	5	P	B03	Digitale Systeme I	1	2	2	5	P
B04	Elektrische Systeme I	1	2	2	5	P	B04	Elektrische Systeme I	1	2	2	5	P
B05	Physik	1	2	1	5	P	B05	Physik	1	2	1	5	P
B06	Präsentationstechnik	1	2		5	P	B33	Grundlagen wissenschaftlichen Arbeitens	6	2		5	P
B07	Mathematik II	2	4	1	5	P	B08	Mathematik II	2	4	1	5	P
B08	Informatik II	2	2	2	5	P	B09	Algorithmen und Datenstrukturen	2	2	2	5	P
B09	Digitaltechnik	2	2	2	5	P	B10	Digitale Systeme II	2	2	2	5	P
B10	Elektrische Systeme II	2	2	2	5	P	B11	Elektrische Systeme II	2	2	2	5	P
B11	Elektrische Messtechnik	2	2	2	5	P	B13	Grundlagen der Signalverarbeitung	2	2	2	5	P
B12	Studium Generale I	2	2		2,5	WP	B06	Studium Generale I	1	2		2,5	WP
B13	Studium Generale II	2		2	2,5	WP	B07	Studium Generale II	1		2	2,5	WP
B14	Mathematik III	3	4	1	5	P	B14	Mathematik III	3	4	1	5	P
B15	Informatik III	3	2	2	5	P	B15	Objektorientierte Programmierung	3	2	2	5	P
B16	Rechnerarchitektur und -organisation	3	4		5	P	B16	Rechnerarchitektur und -organisation	3	4		5	P
B17	Analoge Elektronik	3	2	2	5	P	B17	Diskrete Schaltungstechnik	3	2	2	5	P
B18	Systemprogrammierung	3	2	2	5	P	B12	Systemprogrammierung	2	2	2	5	P
B19	Maschinenorientierte Programmierung	3	2	2	5	P	B22	Maschinenorientierte Programmierung	4	2	2	5	P
B20	Systemtheorie	4	2	2	5	P	B19	Systemtheorie	3	2	2	5	P
B21	Software Engineering I	4	2	2	5	P	B21	Software Engineering I	4	2	2	5	P
B22	Mikrocomputertechnik	4	2	2	5	P	B28	Mikroprozessortechnik	5	2	2	5	P

Alte Studienordnung AM Nr. 04/2018 Bachelorstudiengang Technische Informatik							Neue Studienordnung AM Nr. 23/2021 Bachelorstudiengang Technische Informatik						
Modul-Nr.	Modulname	Sem.	SU SWS	Ü SWS	LP	P/WP	Modul-Nr.	Modulname	Sem.	SU SWS	Ü SWS	LP	P/WP
B23	Datenbanksysteme	4	2	2	5	P	B20	Datenbanksysteme	4	2	2	5	P
B24	Echtzeitsysteme	4	2	2	5	P	B18	Echtzeitsysteme	3	2	2	5	P
B25	Verteilte Systeme	4	2	2	5	P	B24	Verteilte Systeme	4	2	2	5	P
B26	Projektmanagement	5	2	1	5	P	B29	Projektmanagement	5	2	1	5	P
B27	Software Engineering II	5	2	2	5	P	B27	Software Engineering II	5	2	2	5	P
B28	Wissenschaftlich begleitete Praxisphase	5			20	P	B34	Wissenschaftlich begleitete Praxisphase	6			20	P
B29	Wahlpflichtmodul I	6/7	2	2	5	WP	B32	Wahlpflichtmodul I	6/7	2	2	5	WP
B30	Wahlpflichtmodul II	6/7	2	2	5	WP	B35	Wahlpflichtmodul II	6/7	2	2	5	WP
B31	Programmierbare Logik	6	2	2	5	P	B23	Programmierbare Logik	4	2	2	5	P
B32	Aktorik und Sensorik	6	2	2	5	P	B31	Aktorik und Sensorik	5	2	2	5	P
B33	Regelungstechnik	6	2	2	5	P	B25	Regelungstechnik	4	2	2	5	P
B34	Web-Programmierung	6	2	2	5	P	B30	Maschinelles Lernen	5	2	2	5	P
WP05	IT-Sicherheit ⁽¹⁾	6/7	2	2	5	WP	B26	Sicherheit digitaler Systeme	5	2	2	5	P
WP08	Robotertechnik ⁽¹⁾	6/7	2	2	5	WP	B36	Robotik	7	2	2	5	P
WP10	Ausgewählte Kapitel der Technischen Informatik II ⁽¹⁾	6/7	2	2	5	WP	B37	Entwurf digitaler Systeme	7	2	2	5	P
B38	Abschlussprüfung	7			15	P	B38	Abschlussprüfung	7			15	P
B38.1	Bachelorarbeit	7			12	P	B38.1	Bachelorarbeit	7			12	P
B38.2	Mündliche Abschlussprüfung	7			3	P	B38.2	Mündliche Abschlussprüfung	7			3	P
Wahlpflichtangebot							Wahlpflichtangebot						
WP03	Adaptive Filter	6/7	2	2	5	WP	WP02	Adaptive Filter	6/7	2	2	5	WP
WP04	Embedded Web	6/7	2	2	5	WP	WP01	Mobile Anwendungen	6/7	2	2	5	WP
WP06	Pervasive Systems Engineering	6/7	2	2	5	WP	WP03	Pervasive Systems Engineering	6/7	2	2	5	WP
WP07	Kanal- und Quellencodierung	6/7	2	2	5	WP	WP04	Kanal- und Quellencodierung	6/7	2	2	5	WP
WP09	Ausgewählte Kapitel der Technischen Informatik I	6/7	2	2	5	WP	WP05	Ausgewählte Kapitel der Technischen Informatik	6/7	2	2	5	WP

Hinweise zur Äquivalenzliste	Das Wahlpflichtmodul WP05 nach neuer Ordnung dient als Platzhalter für äquivalente Studienleistungen für nicht mehr vorgesehene Module gemäß der alten Studienordnung AM Nr. 04/2018 Bachelorstudiengang Technische Informatik oder für äquivalente Studienleistungen aus anderen Studiengängen. In Sonderfällen kann die Anrechnung von Studienleistungen nach alter Ordnung ggf. individuell über den Anerkennungsbeauftragten geregelt werden. (1) Auf Antrag können als Ersatz andere Studienleistungen anerkannt werden.
-------------------------------------	---

Anlage Studiengangsbezogene Zugangsregelungen

§ 11 Voraussetzung für die Immatrikulation gemäß § 11 BerlHG

- (1) Folgende Berufsausbildungen sind für eine Immatrikulation nach § 11 des Berliner Hochschulgesetzes (BerlHG) anzuerkennen:
- Elektroinstallateur*in
 - Elektromaschinenbauer*in
 - Elektromaschinenmonteur*in
 - Elektromechaniker*in
 - Elektroniker*in für Gebäude und Infrastruktursysteme
 - Elektroniker*in für Automatisierungstechnik
 - Elektroniker*in für Betriebstechnik
 - Elektroniker*in für Geräte und Systeme
 - Elektroniker*in für luftfahrttechnische Systeme
 - Elektroniker*in für Maschinen - und Antriebstechnik
 - Elektroenergieanlagen-elektroniker*in
 - Elektroenergiegeräte-elektroniker*in
 - Energieelektroniker*in
 - Feingeräteelektroniker*in
 - Fernmeldeelektroniker*in
 - Fernmeldehandwerker*in
 - Fernmeldeinstallateur*in
 - Fernmeldemechaniker*in
 - Funkelektroniker*in
 - Hörgeräteakustiker*in
 - Industrieelektroniker*in
 - Informationselektroniker*in
 - IT-Systemelektroniker*in
 - Kommunikationselektroniker*in
 - Kraftfahrzeugelektroniker*in PC-Assistent*in; Physiklaborant*in
 - Physikalisch- Technische*r Assistent*in
 - Radio- und Fernsehtechniker*in
 - Technische*r Assistent*in für Automatisierungs- und Computertechnik
 - Technische*r Assistent*in für Elektronik und Datentechnik
 - Technische*r Assistent*in für Informatik
- (2) Über eine Gleichwertigkeit von Berufsausbildungen oder Fachrichtungen mit anderen Bezeichnungen als den oben genannten entscheidet der Dekan bzw. die Dekanin des Fachbereichs VI.